

== [apollo\\_asm](#) ==

Listing all cpu instructions,  
click on them to see a short description and associated code samples.

[ADDA](#), [ADDQ](#), [SUBA](#), [SUBQ](#), [CMPA](#), [LEA](#), [PEA](#)  
[MOVEA](#), [ABCD](#), [SBCD](#), [NBCD](#), [PACK](#), [UNPK](#)  
[TAS](#), [CAS](#), [CAS2](#), [RTE](#), [MOVES](#), [MOVEC](#)  
[RESET](#), [STOP](#), [ADD](#), [ADDI](#), [ADDQ](#)  
[ADDX](#), [SUB](#), [SUBI](#), [SUBQ](#), [SUBX](#), [TST](#)  
[CMP](#), [CMP2](#), [CMPI](#), [CMPM](#), [NEG](#), [NEGX](#)  
[MULU](#), [MULS](#), [DIVU](#), [DIVUL](#), [DIVS](#), [DIVSL](#)  
[EXT](#), [EXTB](#), [BTST](#), [BSET](#), [BCHG](#), [BCLR](#)  
[BFTST](#), [BFCHG](#), [BFSET](#), [BFCLR](#), [BFEXTU](#)  
[BFEXTS](#), [BFINS](#), [BFFFO](#), [AND](#), [ANDI](#), [ANDN](#)  
[OR](#), [ORI](#), [EOR](#), [EORI](#), [NOT](#), [ASR](#), [ASL](#)  
[LSR](#), [LSL](#), [ROR](#), [ROL](#), [ROXR](#), [ROXL](#), [Scc](#)  
[DBRA](#), [BCC](#), [BRA](#), [BSR](#), [JMP](#), [JSR](#), [RTS](#)  
[RTD](#), [RTR](#), [LINK](#), [UNLK](#), [CHK](#), [CHK2](#)  
[TRAP](#), [TRAPV](#), [TRAPcc](#), [EXG](#), [SWAP](#), [CLR](#)  
[MOVEQ](#), [MOVE](#), [MOVEM](#), [MOVE16](#), [MOVEP](#)  
[MOVEX](#), [PERM](#), [NOP](#), [ILLEGAL](#), [ANDI to CCR](#)  
[ORI to CCR](#), [EORI to CCR](#), [MOVE to CCR](#)  
[MOVE from CCR](#), [MOVE from SR](#), [MOVE to USP](#)  
[MOVE from USP](#), [FRESTORE](#), [FSAVE](#), [FMOVE](#)  
[FADD](#), [FSUB](#), [FABS](#), [FNEG](#), [FMUL](#)  
[FDIV](#), [BSEL](#), [PPERM](#), [PAVGU](#), [PSUB](#)  
[PSUBUS](#), [PADD](#), [PADDUS](#)

From:

<https://www.apollo-accelerators.com/wiki/> - **Apollo Accelerators Public Wiki**

Permanent link:

[https://www.apollo-accelerators.com/wiki/doku.php/by\\_instructions](https://www.apollo-accelerators.com/wiki/doku.php/by_instructions)

Last update: **2016/08/27 14:09**

